
Netz-Thyristor-Modul
Phase Control Thyristor Module
TT142N

TT142N

TD142N

DT142N

TT142N...-K

TD142N...-A

Elektrische Eigenschaften / Electrical properties

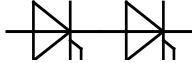
Höchstzulässige Werte / Maximum rated values

	TT142N	TD142N	DT142N
Periodische Vorwärts- und Rückwärts-Spitzenperspannung repetitive peak forward off-state and reverse voltages	$T_{vj} = -40^{\circ}\text{C} \dots T_{vj\text{ max}}$	$V_{\text{DRM}}, V_{\text{RRM}}$	1200 1400 V 1600 V
Vorwärts-Stoßspitzenperspannung non-repetitive peak forward off-state voltage	$T_{vj} = -40^{\circ}\text{C} \dots T_{vj\text{ max}}$	V_{DSM}	1200 1400 V 1600 V
Rückwärts-Stoßspitzenperspannung non-repetitive peak reverse voltage	$T_{vj} = +25^{\circ}\text{C} \dots T_{vj\text{ max}}$	V_{RSM}	1300 1500 V 1700 V
Durchlaßstrom-Grenzeffektivwert maximum RMS on-state current		I_{TRMSM}	230 A
Dauergrenzstrom average on-state current	$T_C = 85^{\circ}\text{C}$	I_{TAVM}	142 A
Stoßstrom-Grenzwert surge current	$T_{vj} = 25^{\circ}\text{C}, t_p = 10\text{ ms}$ $T_{vj} = T_{vj\text{ max}}, t_p = 10\text{ ms}$	I_{TSM}	4800 A 4100 A
Grenzlastintegral I^2t -value	$T_{vj} = 25^{\circ}\text{C}, t_p = 10\text{ ms}$ $T_{vj} = T_{vj\text{ max}}, t_p = 10\text{ ms}$	I^2t	115000 A ² s 84000 A ² s
Kritische Stromsteilheit critical rate of rise of on-state current	DIN IEC 747-6 $f = 50\text{ Hz}$, $i_{\text{GM}} = 0,6\text{ A}, di_{\text{G}}/dt = 0,6\text{ A}/\mu\text{s}$	$(di_{\text{T}}/dt)_{\text{cr}}$	150 A/ μs
Kritische Spannungssteilheit critical rate of rise of off-state voltage	$T_{vj} = T_{vj\text{ max}}, v_{\text{D}} = 0,67 V_{\text{DRM}}$ 6.Kennbuchstabe / 6 th letter F	$(dv_{\text{D}}/dt)_{\text{cr}}$	1000 V/ μs

Charakteristische Werte / Characteristic values

Durchlaßspannung on-state voltage	$T_{vj} = T_{vj\text{ max}}, i_{\text{T}} = 500\text{ A}$	V_{T}	max. 1,56 V
Schleusenspannung threshold voltage	$T_{vj} = T_{vj\text{ max}}$	$V_{(\text{TO})}$	0,9 V
Ersatzwiderstand slope resistance	$T_{vj} = T_{vj\text{ max}}$	r_{T}	1,1 m Ω
Zündstrom gate trigger current	$T_{vj} = 25^{\circ}\text{C}, v_{\text{D}} = 6\text{ V}$	i_{GT}	max. 150 mA
Zündspannung gate trigger voltage	$T_{vj} = 25^{\circ}\text{C}, v_{\text{D}} = 6\text{ V}$	V_{GT}	max. 2 V
Nicht zündender Steuerstrom gate non-trigger current	$T_{vj} = T_{vj\text{ max}}, v_{\text{D}} = 6\text{ V}$ $T_{vj} = T_{vj\text{ max}}, v_{\text{D}} = 0,5 V_{\text{DRM}}$	i_{GD}	max. 10 mA max. 5 mA
Nicht zündende Steuerspannung gate non-trigger voltage	$T_{vj} = T_{vj\text{ max}}, v_{\text{D}} = 0,5 V_{\text{DRM}}$	V_{GD}	max. 0,25 V
Haltestrom holding current	$T_{vj} = 25^{\circ}\text{C}, v_{\text{D}} = 6\text{ V}, R_{\text{A}} = 5\ \Omega$	i_{H}	max. 200 mA
Einraststrom latching current	$T_{vj} = 25^{\circ}\text{C}, v_{\text{D}} = 6\text{ V}, R_{\text{GK}} \geq 10\ \Omega$ $i_{\text{GM}} = 0,6\text{ A}, di_{\text{G}}/dt = 0,6\text{ A}/\mu\text{s}$, $t_{\text{g}} = 20\ \mu\text{s}$	i_{L}	max. 800 mA
Vorwärts- und Rückwärts-Sperrstrom forward off-state and reverse current	$T_{vj} = T_{vj\text{ max}}$ $v_{\text{D}} = V_{\text{DRM}}, v_{\text{R}} = V_{\text{RRM}}$	$i_{\text{D}}, i_{\text{R}}$	max. 30 mA
Zündverzug gate controlled delay time	DIN IEC 747-6 $T_{vj} = 25^{\circ}\text{C}$, $i_{\text{GM}} = 0,6\text{ A}, di_{\text{G}}/dt = 0,6\text{ A}/\mu\text{s}$	t_{gd}	max. 3 μs

prepared by:	C.Drilling	date of publication:	03.07.02
approved by:	J. Novotny	revision:	1


Netz-Thyristor-Modul
Phase Control Thyristor Module
TT142N
Elektrische Eigenschaften / Electrical properties


Charakteristische Werte / Characteristic values

Freiwerdezeit circuit commutated turn-off time	$T_{vj} = T_{vj\max}$, $i_{TM} = I_{TAVM}$ $V_{RM} = 100\text{ V}$, $V_{DM} = 0,67 V_{DRM}$ $dv_D/dt = 20\text{ V}/\mu\text{s}$, $-di_T/dt = 10\text{ A}/\mu\text{s}$ 5.Kennbuchstabe / 5 th letter O	t_q	typ.	200	μs
Isolations-Prüfspannung insulation test voltage	RMS, $f = 50\text{ Hz}$, $t = 1\text{ min}$ RMS, $f = 50\text{ Hz}$, $t = 1\text{ sec}$	V_{ISOL}		2,5 3,0	kV kV

Thermische Eigenschaften / Thermal properties

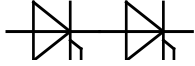
Innerer Wärmewiderstand thermal resistance, junction to case	pro Modul / per Module, $\Theta = 180^\circ\text{ sin}$ pro Zweig / per arm, $\Theta = 180^\circ\text{ sin}$ pro Modul / per Module, DC pro Zweig / per arm, DC	R_{thJC}	max.	0,110	$^\circ\text{C}/\text{W}$
			max.	0,220	$^\circ\text{C}/\text{W}$
			max.	0,106	$^\circ\text{C}/\text{W}$
			max.	0,212	$^\circ\text{C}/\text{W}$
Übergangs-Wärmewiderstand thermal resistance, case to heatsink	pro Modul / per Module pro Zweig / per arm	R_{thCH}	max.	0,03	$^\circ\text{C}/\text{W}$
			max.	0,06	$^\circ\text{C}/\text{W}$
Höchstzulässige Sperrschichttemperatur maximum junction temperature		$T_{vj\max}$		125	$^\circ\text{C}$
Betriebstemperatur operating temperature		$T_{c\text{ op}}$		-40...+125	$^\circ\text{C}$
Lagertemperatur storage temperature		T_{stg}		-40...+130	$^\circ\text{C}$

Mechanische Eigenschaften / Mechanical properties

Gehäuse, siehe Anlage case, see annex				Seite 3 page 3	
Si-Element mit Druckkontakt Si-pellet with pressure contact					
Innere Isolation internal insulation				AIN	
Anzugsdrehmoment für mechanische Anschlüsse mounting torque	Toleranz / Tolerance $\pm 15\%$	M1		6	Nm
Anzugsdrehmoment für elektrische Anschlüsse terminal connection torque	Toleranz / Tolerance $\pm 10\%$	M2		6	Nm
Steueranschlüsse control terminals	DIN 46 244			A 2,8 x 0,8	
Gewicht weight		G	typ.	310	g
Kriechstrecke creepage distance				15	mm
Schwingfestigkeit vibration resistance	$f = 50\text{ Hz}$			50	m/s^2
	file-No.			E 83336	

Mit diesem Datenblatt werden Halbleiterbauelemente spezifiziert, jedoch keine Eigenschaften zugesichert. Es gilt in Verbindung mit den zugehörigen technischen Erläuterungen.

This data sheet specifies semiconductor devices, but promises no characteristics. It is valid in combination with the belonging technical notes.



Netz-Thyristor-Modul
Phase Control Thyristor Module

TT142N

